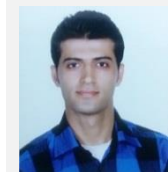


مشخصات عمومی



محل سکونت: تهران، بلوار رسالت، مجیدیه شمالی

ایمیل: poorya.raoofi@gmail.com

وبسایت: <http://raoofi.student.um.ac.ir/>

پوریاروئی

تلفن تماس: ۰۹۱۱۹۴۵۳۰۹۸

تاریخ تولد: ۱۳۶۷/۵/۲۵

سوابق تحصیلی

مقطع تحصیلی	رشته	محل تحصیل	عنوان پروژه (پایان نامه)	وضعیت
کارشناسی ارشد	مهندسی برق، الکترونیک	دانشگاه فردوسی مشهد	ایجاد بستری برای ارزیابی و مدیریت دمای سیستم‌های چندپردازنده بر روی FPGAها.	اتمام ۱۳۹۴
کارشناسی	مهندسی برق، الکترونیک	دانشگاه گیلان	دستگاه ضبط و پخش دیجیتال به کمک میکروکنترلر AVR.	اتمام ۱۳۹۱

فعالیت‌ها و سوابق شغلی

نام سازمان یا شرکت	شرح مختصر فعالیت‌ها	وضعیت
اداره کل مراقبت و الکترونیک فاوا ناجا (تهران، دوره خدمت)	- ترجمه مقالات مرتبط با حسگرهای دوربین‌های مداربسته (CCD و CMOS) جهت انتشار در مجله علمی-پژوهشی فاوا ناجا. - فراگیری چگونگی نصب دوربین‌های مداربسته و سیستم‌های کنترل از راه دور.	پایان ۹۵/۱۰ شروع ۹۴/۱۲
پیاوده‌سازی یک ایده شخصی از ابتدا تا انتها؛ با عنوان "دستگاه پخش صوتی خودکار" (لنگرود، گیلان)	- در ساخت این دستگاه از میکروکنترلر AVR به عنوان پردازنده مرکزی و از کارت‌های حافظه MMC/SD برای ذخیره‌سازی تعداد بیشمار فایل صوتی استفاده شد و با به‌کارگیری دیکودر قدرتمند VS1003 می‌تواند از فایل‌های صوتی با کیفیت mp3/wma/wav و ... پشتیبانی کند. این دستگاه همچنین تاریخ و زمان دقیق را نمایش می‌دهد، بطوری که با قطع برق زمان از دست نمی‌رود. علاوه بر این، قادر است بر اساس موقعیت جغرافیای منطقه، اوقات شرعی (زمان طلوع آفتاب، اذان صبح، اذان ظهر و ...) را بسیار دقیق محاسبه نموده و بر روی یک LCD نمایش دهد و در صورت نیاز در اوقات مذکور یا هر زمان دیگری قرآن، اذان و ... پخش کند. همچنین قیمت تمام شده آن بسیار کمتر از موارد موجود در بازار است. برای کسب اطلاعات بیشتر می‌توانید به <u>وبسایت</u> بنده مراجعه فرمائید.	پایان ۹۴/۱۲ شروع ۹۴/۷

پایان ۹۴/۷ شروع ۹۴/۱	<p>– راه‌اندازی واسط پرسرعت Ethernet بر روی یک تراشه FPGA.</p> <p>– در این پروژه از پردازنده نرم MicroBlaze و هسته IP axi_ethernet به همراه سایر قطعات جانبی (مانند UART و ...) برای پیاده‌سازی یک سیستم نهفته با قابلیت تبادل داده از طریق واسط پرسرعت Ethernet استفاده شد. صحت این پیاده‌سازی‌ها بر روی تراشه‌های Spartan-6 و Virtex-5 مورد آزمایش قرار گرفت.</p>	<p>پژوهشگاه الکترونیک و مخابرات نصر (تهران، پروژه کسر خدمت)</p>
پایان ۹۴/۳ شروع ۹۳/۱۱	<p>– طراحی و رسم نقشه‌های مدارهای الکترونیکی (PCB)، مستندسازی، تحقیق درباره پتنت‌ها و اختراعات، امور عملی مرتبط با الکترونیک (لحیم‌کاری و ...).</p>	<p>شرکت داده ابزار توس (مشهد)</p>

مهارت‌های نرم‌افزاری و سخت‌افزاری

سایر نرم‌افزارها	زبان‌های برنامه‌نویسی	سخت‌افزار	میکروکنترلرها	مرتبط با FPGA
Microsoft Word & PowerPoint (عالی)	C# (خوب)	Altium Designer (عالی)	AVR Microcontrollers (عالی)	VHDL (عالی)
HSPICE & PSPICE (خوب)	C++ (خوب)	آشنایی با قطعات الکترونیکی (خوب)	CodeVisionAVR (عالی)	Xilinx ISE Design Suite (عالی)
Proteus (خوب)	Visual Studio & .NET Framework (خوب)	لحیم‌کاری قطعات DIP و SMD (خوب)	Arduiono (خوب)	Xilinx PlanAhead (عالی)
WireShark (خوب)	Matlab (متوسط)	Allegro (پایه)	BascomAVR (متوسط)	ModelSim and ISim (عالی)
Microsoft Visio & Excel (خوب)	VB (پایه)		ARM Microcontrollers (پایه)	Xilinx EDK (خوب)
طراحی وب‌سایت با Joomla (خوب)			PIC Microcontrollers (پایه)	Verilog (متوسط)
Adobe Photoshop (پایه)				Xilinx Vivado (پایه)

دوره‌های تخصصی گذرانده شده

مباحث فراگرفته شده در طول دوره	عنوان و تاریخ فراگیری دوره
<ul style="list-style-type: none"> → Synthesize (XST Design Flow, Design Goals and Strategies, RTL and Technology Viewers) → Simulation (Behavioral and Post-Synthesis, ModelSim and ISim) → Core Generator 	<p>کارگاه‌های پیاده‌سازی مدارهای دیجیتال بر روی (۱) کارگاه سطح مقدماتی و متوسط</p>

<p>→ Constraints Entry</p> <p>→ Implementation (Translate, Map, Place & Route, Post-Implementation Simulations)</p> <p>→ Device Configuration/Programming (iMPACT, Boundary Scan (JTAG), PROM and System ACE Files, etc.)</p>		Xilinx های FPGA
<p>→ Timing Analysis (Timing Analyzer Tool, Post-Map Static Timing, Post-PAR Static Timing)</p> <p>→ Power Analysis (XPower Estimator, XPower Analyzer Tool)</p> <p>→ Improving the Implementation Results (Optimizing Timing Performance, Reducing Area, Reducing Power Consumption, Reducing Runtime)</p> <p>→ Design Debugging (ChipScope Pro Tool and Cores, Using Core Generator with ChipScope Pro Tool)</p> <p>→ FPGA in the Loop (FIL Design Flow)</p>	<p>(۲) کارگاه سطح پیشرفته</p>	<p>(۱۳۹۴)، دانشگاه صنعتی شریف، تهران</p>
<p>→ Design Creation and Entering Constraint in PlanAhead Tool</p> <p>→ Using Core Gen. in PlanAhead</p> <p>→ Synthesis, RTL Analysis and Behavioral Simulation in PlanAhead</p> <p>→ I/O Pin Planning in PlanAhead Tool</p> <p>→ Design Implementation and Floorplanning</p> <p>→ Timing Simulation in PlanAhead</p> <p>→ iMPACT Tool in PlanAhead</p> <p>→ FPGA Editor and SmartXplorer</p> <p>→ Power Analysis in PlanAhead Tool</p> <p>→ Design Debugging in PlanAhead Tool</p>	<p>(۳) کارگاه پیاده‌سازی به کمک ابزار PlanAhead</p>	
<p>← در طی این دوره کلیه امکانات و قابلیت‌های نرم‌افزار Proteus برای شبیه‌سازی مدارهای الکترونیکی فراگرفته شد.</p>	<p>(۱) کارگاه نرم‌افزار SPICE</p>	<p>نرم‌افزارهای تحلیل و شبیه‌سازی مدارات الکترونیک</p>
<p>← در طی این دوره کلیه امکانات و قابلیت‌های نرم‌افزار SPICE برای شبیه‌سازی مدارهای الکترونیکی فراگرفته شد.</p>	<p>(۲) کارگاه نرم‌افزار Proteus</p>	<p>(۱۳۸۹)، دانشگاه گیلان</p>

مهارت‌های زبانی

- انگلیسی (بسیار خوب)
- عربی (پایه)

مهارت‌های ویژه

- دارای تفکر انتقادی، تحلیل‌گر و خلاق
- دقیق، مسئولیت‌پذیر و آرمان‌گرا
- توانایی مدیریت یک پروژه از آغاز تا انتها
- توانایی برقراری ارتباط سریع با افراد و کار گروهی
- انعطاف‌پذیری بالا در پذیرش تغییرات محیط
- ایده‌پرداز و علاقه‌مند به کارآفرینی

شرکت در همایش‌ها و تالیفات علمی

- شرکت در ۲۳مین کنفرانس مهندسی برق ایران و ارائه مقاله به‌چاپ رسیده در آن (اردیبهشت ۱۳۹۴، دانشگاه صنعتی شریف، تهران)
- مقاله‌ی منتشر شده:
P. Raofi Chafi, M. Moradi, N. Rahmanikia, and Hamid Noori, "A Platform for Dynamic Thermal Management of FPGA-Based Soft-Core Processors via Dynamic Frequency Scaling", IEEE Iranian Conference on Electrical Engineering (ICEE), pp. 1-5, 2015.
- عضو انجمن برگزارکننده ۲۱مین کنفرانس بین‌المللی مهندسی برق ایران (ICEE2013) (۹۲-۱۳۹۱، دانشگاه فردوسی مشهد، مشهد)